

Ecole électronique IN2P3 2016

« Electronique numérique »

Objectifs de la formation

- Mise en œuvre du GBT (lien optique haute vitesse durcit aux radiations) et ses évolutions.
- Présentation du logiciel Sigrity: analyse de l'intégrité des signaux dans la CAO CADENCE_Allegro.
- Présentation du logiciel FPGA_System_Planner: optimisation du routage des FPGA dans la CAO CADENCE_Allegro.
- Présentation des outils de contraintes temporelles pour les FPGA dans les IAO ALTERA et XILINX.
- Mise en œuvre d'OPEN-CL dans un FPGA (cible ALTERA).
- Aperçu de dernières techniques dans les systèmes embarqués (ARM).
- Veille technologique dans le domaine de l'électronique optique.
- Présentation des outils LabVIEW-FPGA (NI).
- Caractérisation des liens séries rapide avec oscilloscope (TEKTRONIX).

Modalités pédagogiques

La formation sera constituée de cours et de retours d'expérience.

Intervenants

- Ludovic Bacquart (ALTERA)
- Sophie Baron (CERN)
- Daniel Charlet (LAL)
- Matthias Charriot (TEKTRONIX)
- Gilles Claus (IPHC)
- Rémi Da Silva (National Instruments)
- Srdjan Djordjevic (CADENCE)
- Grégory Donzel (XILINX)
- Cyril Drancourt (LAPP)
- Renaud Gaglione (LAPP)
- Marc Gaucheron (ALTERA)
- Guillaume Péron (PLDA)
- Christophe Renard (SUBATECH)
- Frédéric Réthoré (CPPM)
- Laurent Vivien (IEF)
- Andrew Windscheffel (CADENCE)

Public

Priorité n° 1 : Ingénieurs et AI en électronique numérique
Priorité n° 2 : Electroniciens en électronique analogique confrontés à des problèmes spécifiques en numérique

Lieu

CAES d'Aussois

Dates

Du lundi 20 juin 2016 matin au vendredi 24 juin midi

Inscription

Direction de votre laboratoire

Date limite d'inscription

Mardi 26 avril 2016

Site Web

<http://www.in2p3.fr/actions/formation/Numerique16/Num16.html>

Responsables scientifiques : Cyril Drancourt (LAPP) et Daniel Charlet (LAL)

Responsable administratif : Thierry Ollivier - Bureau de Formation IN2P3

Tél. : 04 72 43 10 66 / 01 44 96 45 64 - Fax : 01 44 96 49 14 - e-mail : formation@in2p3.fr